



**Mikroprocesorová systémová sběrnice, 8-bitová a 16-bitová data (MULTIBUS I).
Část 2: Popis mechanických částí a řazení vývodů pro konfiguraci systémové sběrnice s hranovými konektory (přímými)**

ČSN IEC 796-2

36 9309

Microprocessor system bus, 8-bit and 16-bit data (MULTIBUS I).

Part 2: Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

Bus système à microprocesseurs, Données: 8 bits et 16 bits (MULTIBUS I)

Deuxième partie: Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

Mikroprozessor-Systembus, 8 bit- und 16 bit-Datenübertragung (MULTIBUS I)

Teil 2: Mechanischer Aufbau und Stiftbelegung für die Systembus-Konfiguration mit Direkt-Steckverbindern

Tato norma je identická s IEC 796-2 (1990).

This standard is identical with IEC 796-2 (1990).

Národní předmluva

Citované normy

IEC 796-1 (1990) zavedena v ČSN IEC 796-1 Mikroprocesorová systémová sběrnice, 8-bitová a 16-bitová data (MULTIBUS I). Část 1: Popis funkce s elektrickými a časovými specifikacemi (36 9309)

IEC 796-3 (1990) zavedena v ČSN IEC 796-3 Mikroprocesorová systémová sběrnice BUS I, 8-bitová a 16-bitová data. Část 3: Popis mechanických částí a řazení vývodů pro konfiguraci eurokarty s konektory (nepřímými) s kolíky a dutinkami (36 9309)

Obdobné mezinárodní, regionální í zahraniční normy

DIN IEC 796 Teil 2 Mikroprozessor-Systembus I für 8 bit- und 16 bit-Datenübertragung (MULTIBUS I); Teil 2: Mechanischer Aufbau und Stiftbelegung für die Systembus- Konfiguration mit Direkt-Steckverbindern (edge connectors) (IEC 796-2:1990); Deutsche Fassung HD 593.2 S1:1992

(Mikroprocesorová systémová sběrnice I pro 8-bitový a 16-bitový přenos dat (MULTIBUS I); Část 2: Mechanická stavba a řazení vývodů pro konfiguraci systémové sběrnice s hranovými konektory; německé vydání HD 593.2 S1:1992)

BS IEC 796-2:1990 Microprocessor system bus. 8-bit and 16-bit data MULTIBUS I. Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

(Mikroprocesorová systémová sběrnice. 8-bitová a 16-bitová data MULTIBUS I. Popis mechanických částí a vývodů pro konfiguraci systémové sběrnice s hranovými konektory (přímými))

Tato norma má národní přílohu NA, která obsahuje česko-anglický rejstřík důležitých termínů, které se vyskytují v této normě, a výčet zkratk používaných v originálním anglickém znění spolu s jejich významem a českým překladem.

Vypracování normy

Zpracovatel: NEOPRO, IČO: 466 18 660, Ing. Jindřich Schwarz

Technická normalizační komise: TNK 20 Informační technika

Pracovník Českého normalizačního institutu: Ing. Natálie Mišeková

**MIKROPROCESOROVÁ SYSTÉMOVÁ SBĚRNICE,
8-BITOVÁ A 16-BITOVÁ DATA (MULTIBUS I)
Část 2: Popis mechanických částí a řazení
vývodů pro konfiguraci systémové sběrnice
s hranovými konektory (přímými)
IEC 796-2**

První vydání

1990-09

Obsah	strana
Preambule	2
Předmluva	2
Úvod	3
Specifikace mechanických částí	
1 Rozsah působnosti	3
6 Předmět normy	3
3 Pojednání o propojovací desce	3
3.1 Vzájemné postavení desek	3
3.2 Přiřazení vývodů systémové sběrnici	4
3.3 Konektory sběrnice	4
4 Faktory návrhu	4
4.1 Standardy pojmenování konektorů a číslování vývodů	4
4.2 Standardní obrysy desek s plošnými spoji	4
Národní příloha NA	9

Preambule

1) Formální rozhodnutí nebo dohody IEC týkající se technických otázek zpracovávaných technickými komisemi, v nichž jsou zastoupeny všechny zainteresované národní komitety, vyjadřují v nejvyšší možné míře mezinárodní shodu v názoru na předmět, kterého se týkají.

2) Mají formu doporučení pro mezinárodní použití a v tomto smyslu jsou přijímány národními komitety.

3) Na podporu mezinárodního sjednocení vyjadřuje IEC přání, aby všechny národní komitety převzaly

text doporučení IEC do svých národních předpisů v rozsahu, který národní podmínky dovolují. Jakýkoliv rozdíl mezi doporučením IEC a odpovídajícím národním předpisem by měl být pokud možno co nejdříve jasně vyznačen.

Předmluva

Tato norma byla připravena technickou subkomisí 47B^{*)}: Mikroprocesorové systémy, z technické komise IEC č. 47: Polovodičová zařízení.

Tato norma tvoří část 2 ze série publikací, jejímiž dalšími částmi jsou:

- publikace 796-1 (1990): Microprocessor system bus, - 8-bit and 16-bit data (MULTIBUS I) - Part 1: Functional description with electrical and timing specifications.

(Mikroprocesorová systémová sběrnice - 8-bitová a 16-bitová data (MULTIBUS I) Část

1: Popis funkce s elektrickými a časovými specifikacemi.)

Strana 3

- publikace 796-3 (1990): Part 3: Mechanical and pin descriptions for the Eurocard configuration with pin and socket (indirect) connectors.

(Část 3: Popis mechanických částí a řazení vývodů pro konfiguraci eurokarty s konektory (nepřímými) s kolíky a dutinkami.)

Text této normy se zakládá na následujících dokumentech:

Pravidlo šesti měsíců	Zpráva o hlasování
47B(CO)9	47B(CO)14

Úplné informace k hlasování o schválení této normy lze nalézt ve zprávě o hlasování označené ve výše uvedené tabulce.

Úvod

Tato norma je jednou ze série norem pojednávajících o elektrickém a mechanickém rozhraní, které umožňuje různým částem mikroprocesorového systému vzájemně na sebe působit. Propojovací sběrnice slouží jako prostředek paralelního transferu a obslužného signálového propojení pro úzce navázané části systému. Série sestává z jedné normy popisující funkci a ze dvou norem popisujících alternativy mechanických částí.

Specifikace mechanických částí

1 Rozsah působnosti

Tato norma se vztahuje na rozhraní používané na spojení částí mikroprocesorového systému prostřednictvím propojovací desky s hranovými konektory (přímými).

2 Předmět normy

Cílem této normy je popsat všechny fyzikální a mechanické specifikace, které musí konstruktér respektovat při návrhu propojovací desky nebo při návrhu desek s plošnými spoji, které budou zasunuty do rozhraní systémové sběrnice. Veškeré rozměry jsou uvedeny v milimetrech a pro informaci jsou doplněny palcovými mírami v závorkách. (Směrodatné jsou rozměry v milimetrech.)

-- Vynechaný text --